

ZAX

RISC時代に対応する
ROMインサーキットエミュレータ。
新生ザックスの切り札です。

MICRO DEVELOPMENT SYSTEM
MDX700



株式会社ザックスは社名を株式会社ライトウェルと変更、
ザックス部として新登場いたしました。

- CPUの種類/パッケージ形状に依存しない。
- 透過性に優れている。
- 高速ダウンロードを実現。大容量プログラムでも素早くダウンロード。
- 各社デバッガに対応。高級言語デバッグも容易です。

MDX700の機能

■リアルタイムエミュレーション

従来のCPUインサーキット方式とは異なり、ROMインサーキット方式を採用。

プログラムの実行はターゲット上の実CPUが行います。

また、クロックもターゲットシステム上と変わらない速度で動作します。

ターゲットシステムにインサーキットした時の透過性に優れ、プログラムがROM化された状態と同じ状況の下でデバッグが進められます。

■ブレーク機能

デバッグ時は、本体のエミュレーションメモリ上にプログラムをダウンロードして行います。従ってブレークポイントはROMエリア、RAMエリアを意識することなく設定することができます。

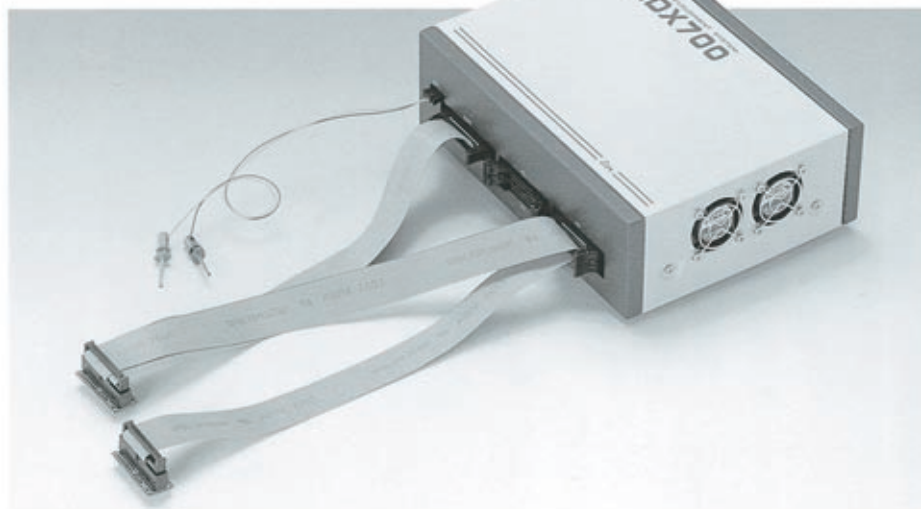
但し、プログラム暴走時等の強制ブレークにはエクスターナルプローブを使用してターゲットシステム上のNMI信号(同等)と接続する必要があります。

■ダウンロード機能

大容量のプログラムをデバッグする時、開発者を悩ませるのはダウンロードにかかる時間です。MDX700では、ダイレクトアクセス方式を採用し、ダウンロードの高速化を実現しました。ダウンロードに要する時間が当社比で約50分の1^{*1}。これからは、大容量のプログラムであっても、効率よくデバッグを進められます。

*1 ホストマシンの性能により異なります。

5-3Vレベルコンバータ
MDX003 本体価格 ¥ 98,000



MDX700の主な仕様

■対象CPU

- V800ファミリ
 - SuperH RISC engineファミリ
 - PowerPCファミリ
 - Vr3000、Vr4000、Vr5000ファミリ
 - R3000、R4000ファミリ
 - TLCS-R3900
 - 68Kファミリ
 - CPU32ファミリ ● ARM7/7TDMI
- 上記以外はお問い合わせください。

■エミュレーションメモリ

標準512KB、2MB(増設可^{*3}) 4MB(増設可)

■ROMアクセスタイム

CSから75nsec、OEから50nsec

■ダウンロード速度

256KByte/sec(PC)^{*2}
1.5MByte/min(SPARC)

対応デバッガ

- MULTI (Green Hills Software社)
- Single Step (Software Development Systems社)
- XRAY (Mentor Graphics社)

■ホストI/F

専用パラレル: PC9801、PC/AT及び互換機
Ethernet: SPARC

■対応ROM形状

DIP28、32、40、42、44Pin、PLCC44Pin、SOP44Pin^{*3}

■ROMプローブ

8ビットROM使用時: 4本
16ビットROM使用時: 2本

■エクスターナルプローブ

2本: NMI信号及びRESET信号

■電源

AC100~120V、50/60Hz

■外形サイズ・重量

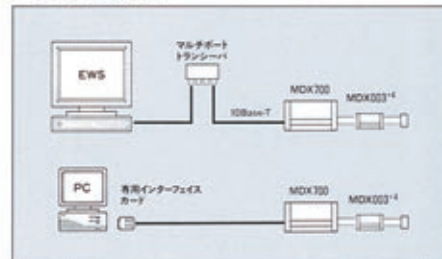
175mm(D)×235mm(W)×75mm(H)・2kg

*2 80386、20MHzのホストマシンでRAMディスク上のMDXフォーマットファイルをロード時。
*3 上記以外のROM形状についてはお問い合わせください。

■ROM電源電圧

5V、3.3V (5V-3.3Vレベルコンバータ使用)

■システム構成図



*4 3V電源仕様のターゲット接続時に必要です。

●本カタログに記載された仕様・デザイン等は予告なしに変更することがあります。
●本カタログにおける製品名等の固有名称は、各メーカーの商標または、登録商標です。

ザックス部 営業グループ

髯ライトウェル

E-mail: JDK06234@niftyserve.or.jp
http://www.lightwell.co.jp/ZAX

西東京事業所/〒167 東京都杉並区荻窪5-20-12

TEL.03-3392-3331 FAX.03-3393-3878

大阪事業所/〒550 大阪市西区江戸堀1-25-13 江戸堀大沼ビル5F
TEL・FAX.06-447-4020

お問合せはフリーダイヤル
☎0120-378-388